

FIGURE 1

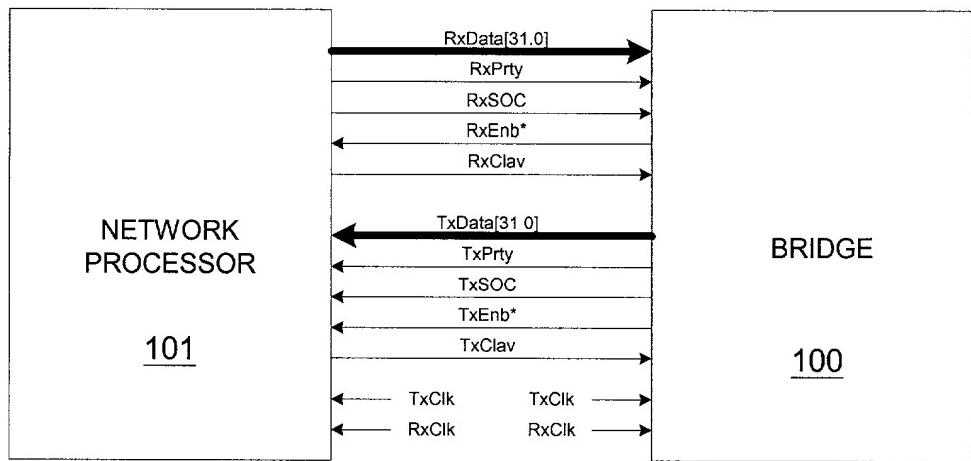


FIGURE 2

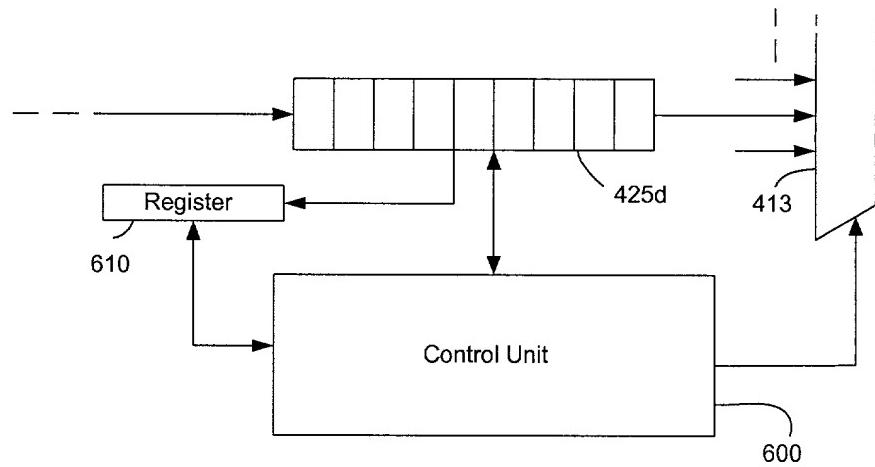


FIGURE 4

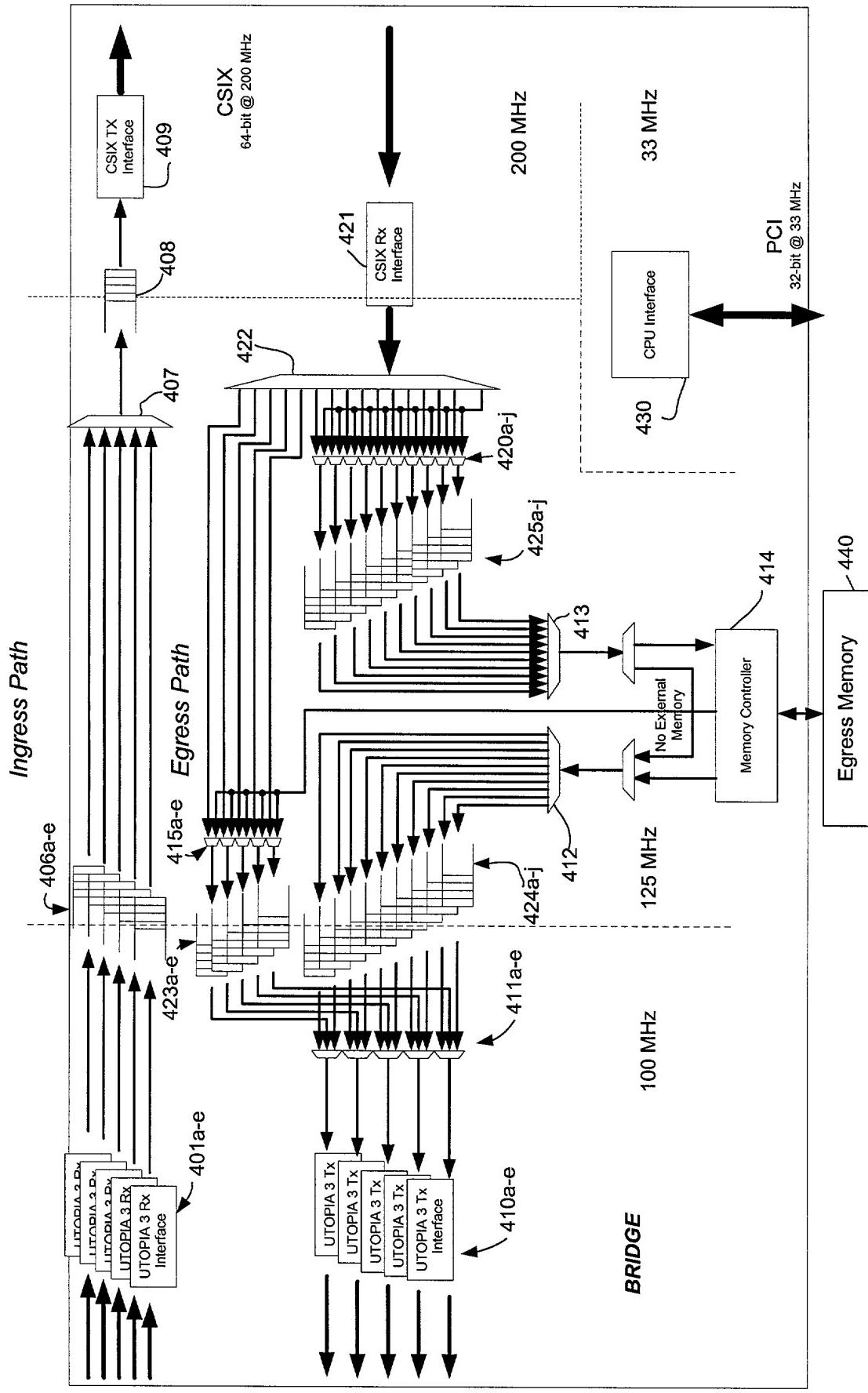


FIGURE 3

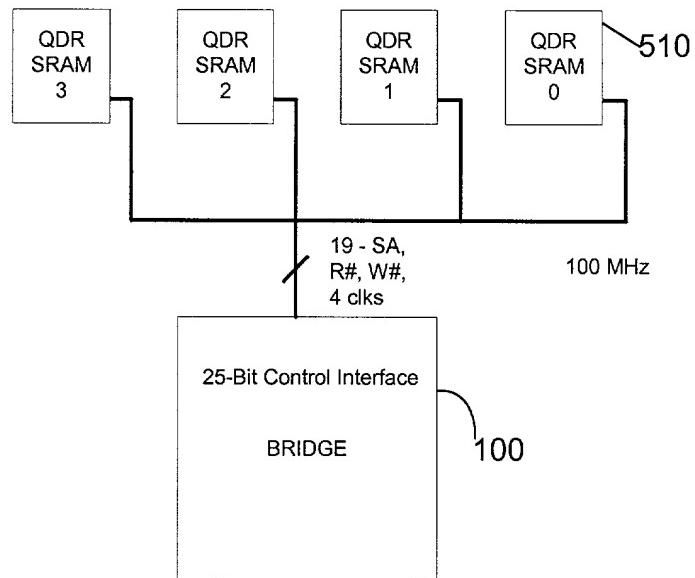


FIGURE 5

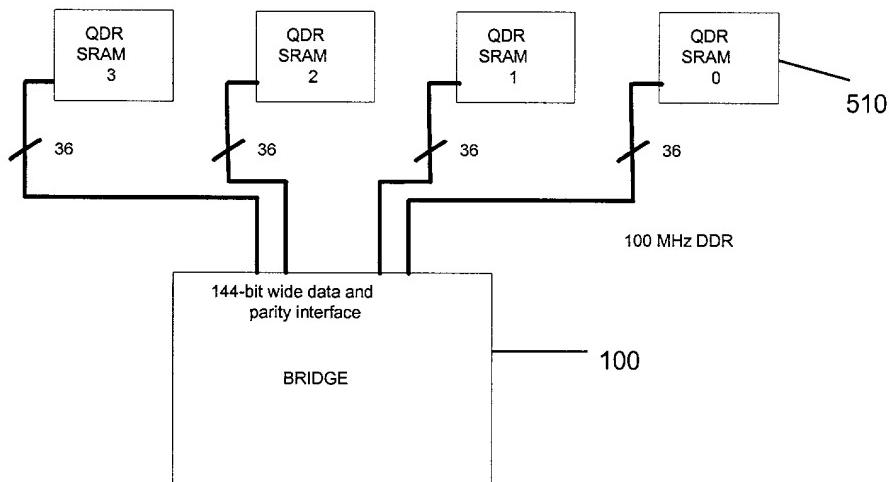


FIGURE 6

DDR	ECC 10	ECC 9	A80	A79	A78	A77	A76	A75	A74	A73	A72	A71	A70	A69	A68	A67	A66	A65
Burst 2	ECC 8	ECC 7	A64	A63	A62	A61	A60	A59	A58	A57	A56	A55	A54	A53	A52	A51	A50	A49
	ECC 6	ECC 5	A48	A47	A46	A45	A44	A43	A42	A41	A40	A39	A38	A37	A36	A35	A34	A33
	ECC 4	ECC 3	A32	A31	A30	A29	A28	A27	A26	A25	A24	A23	A22	A21	A20	A19	A18	A17
	ECC 2	ECC 1	A16	A15	A14	A13	A12	A11	A10	A9	A8	A7	A6	A5	A4	A3	A2	A1
			Byte 16	Byte 15	Byte 14	Byte 13	Byte 12	Byte 11	Byte 10	Byte 9	Byte 8	Byte 7	Byte 6	Byte 5	Byte 4	Byte 3	Byte 2	Byte 1



FIGURE 7

DDR	ECC 10	ECC 9	A80	A79	A78	A77	A76	A75	A74	A73	A72	A71	A70	A69	A68	A67	A66	A65
Burst 2	ECC 8	ECC 7	A64	A63	A62	A61	A60	A59	A58	A57	A56	A55	A54	A53	A52	A51	A50	A49
	ECC 6	ECC 5	A48	A47	A46	A45	A44	A43	A42	A41	A40	A39	A38	A37	A36	A35	A34	A33
	ECC 4	ECC 3	A32	A31	A30	A29	A28	A27	A26	A25	A24	A23	A22	A21	A20	A19	A18	A17
	ECC 2	ECC 1	A16	A15	A14	A13	A12	A11	A10	A9	A8	A7	A6	A5	A4	A3	A2	A1
			Byte 16	Byte 15	Byte 14	Byte 13	Byte 12	Byte 11	Byte 10	Byte 9	Byte 8	Byte 7	Byte 6	Byte 5	Byte 4	Byte 3	Byte 2	Byte 1



FIGURE 8

		Data Block														
		Byte 8		Byte 7		Byte 6		Byte 5		Byte 4		Byte 3		Byte 2		Byte 1
CELL 2	Burst 3	ECC 10	A80	A79	A78	A77	A76	A75	A74	A73						Cycle 24
		ECC 9	A72	A71	A70	A69	A68	A67	A66	A65						Cycle 23
		ECC 8	A64	A63	A62	A61	A60	A59	A58	A57						Cycle 22
		ECC 7	A56	A55	A54	A53	A52	A51	A50	A49						Cycle 21
		ECC 6	A48	A47	A46	A45	A44	A43	A42	A41						Cycle 20
		ECC 5	A40	A39	A38	A37	A36	A35	A34	A33						Cycle 19
	Burst 2	ECC 4	A32	A31	A30	A29	A28	A27	A26	A25						Cycle 18
		ECC 3	A24	A23	A22	A21	A20	A19	A18	A17						Cycle 17
		ECC 2	A16	A15	A14	A13	A12	A11	A10	A9						Cycle 16
		ECC 1	A8	A7	A6	A5	A4	A3	A2	A1						Cycle 15
	Burst 3	ECC 10	A80	A79	A78	A77	A76	A75	A74	A73						Cycle 14
		ECC 9	A72	A71	A70	A69	A68	A67	A66	A65						Cycle 13
		ECC 8	A64	A63	A62	A61	A60	A59	A58	A57						Cycle 12
		ECC 7	A56	A55	A54	A53	A52	A51	A50	A49						Cycle 11
		ECC 6	A48	A47	A46	A45	A44	A43	A42	A41						Cycle 10
		ECC 5	A40	A39	A38	A37	A36	A35	A34	A33						Cycle 9
CELL 1	Burst 2	ECC 4	A32	A31	A30	A29	A28	A27	A26	A25						Cycle 8
		ECC 3	A24	A23	A22	A21	A20	A19	A18	A17						Cycle 7
		ECC 2	A16	A15	A14	A13	A12	A11	A10	A9						Cycle 6
		ECC 1	A8	A7	A6	A5	A4	A3	A2	A1						Cycle 5
	Burst 1	ECC 10	A80	A79	A78	A77	A76	A75	A74	A73						Cycle 4
		ECC 9	A72	A71	A70	A69	A68	A67	A66	A65						Cycle 3
		ECC 8	A64	A63	A62	A61	A60	A59	A58	A57						Cycle 2

FIGURE 9

									ECC 10		ECC 9					
									ECC 8	ECC 7	ECC 6	ECC 5	ECC 4	ECC 3	ECC 2	ECC 1
CELL 2	Burst 3	A80	A79	A78	A77	A76	A75	A74	A73						Cycle 24	
		A72	A71	A70	A69	A68	A67	A66	A65						Cycle 23	
		A64	A63	A62	A61	A60	A59	A58	A57						Cycle 22	
	Burst 2	A56	A55	A54	A53	A52	A51	A50	A49						Cycle 21	
		A48	A47	A46	A45	A44	A43	A42	A41						Cycle 20	
		A40	A39	A38	A37	A36	A35	A34	A33						Cycle 19	
	Burst 1	A32	A31	A30	A29	A28	A27	A26	A25						Cycle 18	
		A24	A23	A22	A21	A20	A19	A18	A17						Cycle 17	
		A16	A15	A14	A13	A12	A11	A10	A9						Cycle 16	
CELL 1	Burst 3	A8	A7	A6	A5	A4	A3	A2	A1						Cycle 15	
		A80	A79	A78	A77	A76	A75	A74	A73						Cycle 14	
		A72	A71	A70	A69	A68	A67	A66	A65						Cycle 13	
	Burst 2	A64	A63	A62	A61	A60	A59	A58	A57						Cycle 12	
		A56	A55	A54	A53	A52	A51	A50	A49						Cycle 11	
		A48	A47	A46	A45	A44	A43	A42	A41						Cycle 10	
	Burst 1	A40	A39	A38	A37	A36	A35	A34	A33						Cycle 9	
		A32	A31	A30	A29	A28	A27	A26	A25						Cycle 8	
		A24	A23	A22	A21	A20	A19	A18	A17						Cycle 7	
	Burst 3	A16	A15	A14	A13	A12	A11	A10	A9						Cycle 6	
		A8	A7	A6	A5	A4	A3	A2	A1						Cycle 5	
		A80	A79	A78	A77	A76	A75	A74	A73						Cycle 4	
	Burst 2	A72	A71	A70	A69	A68	A67	A66	A65						Cycle 3	
		A64	A63	A62	A61	A60	A59	A58	A57						Cycle 2	
		A56	A55	A54	A53	A52	A51	A50	A49						Cycle 1	
Byte 8 Byte 7 Byte 6 Byte 5 Byte 4 Byte 3 Byte 2 Byte 1																



FIGURE 10